

INFORMATION UNDER 37 CFR 1.56(a)

(For Initial Filing)

The following references are submitted as information
to comply with the duty of disclosure under 37 CFR 1.56(a):

References	Disclosed in the specification?		Copy			Translation	
	Yes	No	Enc.	Follow	Please obtain	Enc.	Not avail-able
1. JP-A-2000-285621	<input type="radio"/>		<input type="radio"/>			<input type="radio"/> (only abstract)	
2.							
3.							
4.							
5.							

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-285621

(43)Date of publication of application : 13.10.2000

(51)Int.Cl.

G11B 21/10

(21)Application number : 11-088461

(71)Applicant : NEC CORP

(22)Date of filing : 30.03.1999

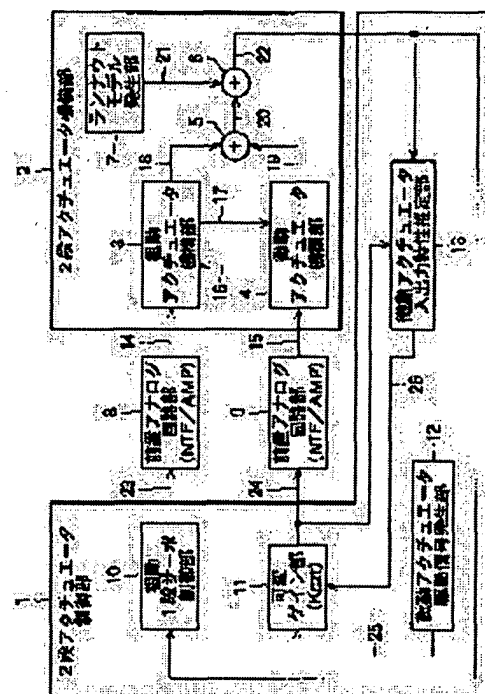
(72)Inventor : YANAGIDA YOSHIO

(54) TWO-STAGE ACTUATOR CONTROLLER

(57)Abstract:

PROBLEM TO BE SOLVED: To make easily identifiable the input/output characteristic such as gain or hysteresis property of a fine motion actuator and also to make reducible the power consumption at the time of other than the reading operation or writing operation of data in an information recorder.

SOLUTION: By a two-stage actuator control part 1, a coarse motion actuator mechanism part 3 and a fine motion actuator mechanism part 4 are simultaneously controlled to apply a coarse motion actuator control signal and a fine motion actuator control signal which are different from a coarse motion actuator control signal 23 and a fine motion actuator control signal 24 applied in the case of head positioning operation. In this stage, the input/output characteristic of the fine motion actuator is calculated with a simple constitution by the two-stage actuator control part 1 in such a manner that the two-stage actuator mechanism part 2 is controlled by a coarse motion one stage servo system control part 10 and a fine motion actuator driving signal generating part 12. Also, a power saving drive of the fine motion actuator is attained.



LEGAL STATUS

[Date of request for examination] 02.03.2000

[Date of sending the examiner's decision of rejection] 26.11.2002

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-285621

(P2000-285621A)

(43) 公開日 平成12年10月13日 (2000. 10. 13)

(51) Int.Cl.⁷

G 1 1 B 21/10

識別記号

F I

G 1 1 B 21/10

テーマコード(参考)

N 5 D 0 9 6

審査請求 有 請求項の数 9 O L (全 16 頁)

(21) 出願番号 特願平11-88461

(22) 出願日 平成11年3月30日 (1999. 3. 30)

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 柳田 美穂

東京都港区芝五丁目7番1号 日本電気株式会社内

(74) 代理人 100079164

弁理士 高橋 勇

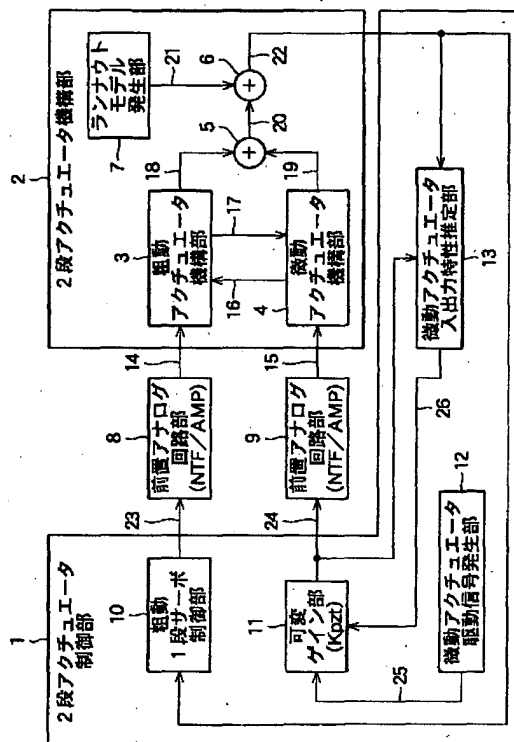
Fターム(参考) 5D096 NN01 NN03 NN07

(54) 【発明の名称】 2段アクチュエータ制御装置

(57) 【要約】

【課題】 情報記録装置において、微動アクチュエータのゲインやヒステリシス特性などの入出力特性を簡単に同定すること、ならびに、データのリード動作またはライト動作時以外の消費電力を低減させることが可能な2段アクチュエータ制御装置を提供する。

【解決手段】 2段アクチュエータ制御部1は、粗動アクチュエータ機構部3と微動アクチュエータ機構部4とを同時に制御してヘッド位置決めを行なう場合に加える粗動アクチュエータ制御信号23および微動アクチュエータ制御信号24とは異なる粗動アクチュエータ制御信号および微動アクチュエータ制御信号とを加える。ここで、2段アクチュエータ制御部1は、粗動1段サーボ系制御部10と微動アクチュエータ駆動信号発生部12とにより2段アクチュエータ機構部2を制御することで、簡単な構成で微動アクチュエータ入出力特性を計算できる。また、微動アクチュエータの省電力駆動が可能となる。



【特許請求の範囲】

【請求項 1】 データの読み書きを行なうヘッドを移動させるアクチュエータ機構がヘッドのトラック間移動を行なう粗動アクチュエータ機構部とヘッドの微小移動を行なう微動アクチュエータ機構部とからなる 2 段アクチュエータ機構部と、前記粗動アクチュエータ機構部に対する前置アナログ回路部と、前記微動アクチュエータ機構部に対する前置アナログ回路部と、粗動アクチュエータ機構部および微動アクチュエータ機構部を制御する信号を生成する 2 段アクチュエータ制御部とを備える情報記録機器の 2 段アクチュエータ制御装置において、前記 2 段アクチュエータ制御部が前記粗動アクチュエータ機構部と前記微動アクチュエータ機構部とを同時に制御してヘッド位置決めを行なう場合に加える粗動アクチュエータ制御信号および微動アクチュエータ制御信号とは異なる粗動アクチュエータ制御信号および微動アクチュエータ制御信号とを生成する手段を具備することを特徴とする 2 段アクチュエータ制御装置。

【請求項 2】 前記 2 段アクチュエータ制御部は、前記微動アクチュエータ機構部の入出力特性を推定する手段を備えることを特徴とする請求項 1 記載の 2 段アクチュエータ制御装置。

【請求項 3】 前記 2 段アクチュエータ制御部は、前記

$$u_PZT(t) = k_0 \cdot \sin(2\pi f_0 \cdot t) \dots (式 1)$$

ただし、 $u_PZT(t)$ は微動アクチュエータゲイン推定用加振信号

f_0 は正弦波の周波数でサンプリング時間の整数倍である

$$f_0 = n / T$$

n は任意の整数

T はサンプリング時間

k_0 は正弦波振幅

$$K_{pz} =$$

$$\sqrt{\frac{\sum (PES(k \cdot T) / g_0 \cdot \cos(2\pi f_0 \cdot k \cdot T))^2 + \sum (PES(k \cdot T) / g_0 \cdot \sin(2\pi f_0 \cdot k \cdot T))^2}{\sum (V(k \cdot T) \cdot \cos(2\pi f_0 \cdot k \cdot T))^2 + \sum (V(k \cdot T) \cdot \sin(2\pi f_0 \cdot k \cdot T))^2}} \dots (式 2)$$

ただし、 k はピエゾゲイン推定開始からのサンプリング数

($k=1, 2, \dots, m$ m はピエゾゲイン推定終了時刻)

$k \cdot T$ はピエゾゲイン推定開始から k サンプリング後の時刻

$PES(k \cdot T)$ はヘッド位置誤差信号

$V(k \cdot T)$ は微動アクチュエータ制御信号

g_0 は周波数 f_0 での粗動 1 段サーボ系のエラー圧縮率ゲイン

【請求項 6】 前記微動アクチュエータ入出力推定部は、次に示す式 1 により微動アクチュエータ駆動信号を生成し、次に示す式 3 および式 4 によって微動アクチュ

エータ機構部をあたかも前記粗動アクチュエータ機構部のみで構成される 1 段アクチュエータかのように制御する粗動 1 段サーボ制御部と、前記微動アクチュエータ機構部をヘッド位置誤差とは独立に駆動する微動アクチュエータ駆動信号発生部と、微動アクチュエータ制御信号とヘッド位置誤差とから微動アクチュエータ入出力特性を推定する微動アクチュエータ入出力特性推定部と、推定した微動アクチュエータの入出力特性に応じてゲインを変化する可変ゲイン部とを備えることを特徴とする請求項 1 記載の 2 段アクチュエータ制御装置。

【請求項 4】 前記微動アクチュエータ入出力推定部は、粗動 1 段サーボ系のエラー圧縮率ゲインを基にヘッド位置誤差から推定した微動アクチュエータ変位量と微動アクチュエータ駆動信号とから微動アクチュエータ入出力特性を推定することを特徴とする請求項 3 記載の 2 段アクチュエータ制御装置。

【請求項 5】 前記微動アクチュエータ入出力推定部は、次に示す式 1 によって微動アクチュエータ駆動信号を生成し、次に示す式 2 により微動アクチュエータゲイン (K_{pz}) を推定することを特徴とする請求項 4 記載の 2 段アクチュエータ制御装置。

【数 1】

エータのヒステリシス特性を推定することを特徴とする請求項 4 記載の 2 段アクチュエータ制御装置。

【数 2】

$$u_PZT(t) = k0 \cdot \sin(2\pi f0 \cdot t) \quad \dots (式1)$$

ただし、 $u_PZT(t)$ は微動アクチュエータゲイン推定用加振信号
 $f0$ は正弦波の周波数でサンプリング時間の整数倍である

$$f0 = n / T$$

n は任意の整数

T はサンプリング時間

$k0$ は正弦波振幅

$$PZT_HYS(i) = \sum_j PES(i \cdot j \cdot T) / g0 / p \quad \dots (式3)$$

$$V_HYS(i) = \sum_j V(i \cdot j \cdot T) / p \quad \dots (式4)$$

ただし、 $PZT_HYS(i)$ は i 番目のヘッド位置誤差の p 周分の平均値

$V_HYS(i)$ は i 番目の微動アクチュエータ入力信号の p 周分の平均値

$i=1 \sim n$, n は周波数 $f0$ を決めたときに用いた値

$j=1 \sim p$, p は周波数 $f0$ の正弦波 p 周分

【請求項7】 前記2段アクチュエータ制御部は、データのリード動作あるいはライト動作を行なわない場合、あるいは、上位系からの命令があった場合に、前記2段アクチュエータ制御部を省電力動作させることを特徴とする請求項1記載の2段アクチュエータ制御装置。

【請求項8】 前記2段アクチュエータ制御部は、データのリードやライトを可能にする2段サーボ制御部と、2段アクチュエータ機構部をあたかも粗動アクチュエータからなる1段アクチュエータかのように制御する粗動1段サーボ制御部と、前記2段サーボ制御部と前記1段サーボ制御部とを切り替える1段/2段サーボ切替器と、1段/2段サーボ切替信号によって粗動アクチュエータ制御信号や微動アクチュエータ制御信号やヘッド位置誤差信号を切り替える切替部と、ヘッド位置誤差とは独立に省電力動作時の微動アクチュエータ制御信号を生成する省電力駆動信号発生部と、微動アクチュエータ入出力特性推定結果を保持した微動アクチュエータ入出力特性推定部と、微動アクチュエータ入出力特性に応じてゲインを変変する可変ゲイン部とを具備することを特徴とする請求項7記載の2段アクチュエータ制御装置。

【請求項9】 前記省電力駆動信号発生部は、省電力動作時には微動アクチュエータ制御信号を0とすることを特徴とする請求項8記載の2段アクチュエータ制御装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、粗動用および微動用の2つのアクチュエータを備えた2段アクチュエータによってヘッド位置決め制御を行なう2段アクチュエータ制御装置に係り、詳しくは、微動アクチュエータの入出力特性を容易に同定できるようにするとともに、リードまたはライト動作時以外の消費電力を低減できるようにした2段アクチュエータ制御装置に関するものである。

【0002】

【従来の技術】特開平2-263369号公報には、データヘッドを支持する個々のデータヘッドアームにデータヘッドアームを機械的に独立に変形させる微小変位発生素子を組み込むことにより、アクセス時間を低減させ、スループットの向上を図るようにした磁気ディスク装置のデータヘッドアームおよびヘッド位置決め装置が記載されている。このデータヘッドアームおよびヘッド位置決め装置は次のように構成されている。ヘッドアクチュエータは、1個のシーク及びトラッキング専用のサーボヘッドを備えたサーボアームと、複数のデータヘッドおよび微小変位発生素子としての圧電素子を備えたデータアームと、サーボアームならびに複数のデータアームを一体に可動するキャリッジと、キャリッジを可動するVCM（ボイスコイルモータ）とから成り立っている。そして一定時間ごとに、またはデータヘッドがオフトラックを発生していたときに、微小変位発生素子を組み込んだ各データヘッドアームを機械的にそれぞれ独立に変形させて、熱を含む低周波の振動成分のオフトラックを修正するように動作させる。

【0003】特開平4-330679号公報には、ヘッド位置決め用の微動アクチュエータを振動検出手段として用いることにより、加速度センサなどを設けることなく、振動によるヘッド位置誤差を高精度に補正するようにした磁気ディスク装置が記載されている。この磁気ディスク装置は次のように構成されている。粗動アクチュエータによって大まかな位置決めを行った後、微動アクチュエータによって目的のトラックに対向するように位置決めを行う。続いて、微動アクチュエータを一定変位量に保持し、微動アクチュエータからの振動情報を検出する。この場合、微動アクチュエータを構成するピエゾ素子からの信号をアンプで増幅・合成し、ADコンバータでAD変換してコントローラに供給する。コントローラは、振動情報をアクチュエータにフィードバックし、

その変位を打消すように駆動する。

【0004】特開平5-11854号公報には、光ディスク装置のトラッキング制御系などに使用される2段アクチュエータ制御装置の安定性を改善するようにした2段アクチュエータ制御装置が記載されている。この2段アクチュエータ制御装置は次のように構成されている。可動範囲が小さく高周波で駆動可能な第1のアクチュエータと、第1のアクチュエータの駆動回路と、可動範囲が大きく低周波で駆動可能な第2のアクチュエータと、第2のアクチュエータの駆動回路と、2つのアクチュエータの動作帯域を分離するローパスフィルタと、第1のアクチュエータの第2のアクチュエータとの相対的な位置を検出する位置検出器と、位置信号を微分する微分器とで構成され、微分器の出力が第1のアクチュエータ駆動回路の入力にフィードバックされる。

【0005】特開平6-203401号公報には、有限光学系の光ヘッドによって情報の記録および再生を行う光ディスク装置において、信頼性の向上および消費電力の低減を図るようにした光ディスク装置およびそのトラッキング制御方法が記載されている。この光ディスク装置は、ファインアクチュエータを含む微動駆動系と、コースアクチュエータを含む粗動駆動系と、粗動駆動系の動作を制限するためのスイッチとを具備する。そして、記録時にはスイッチをオンにして微動駆動系および粗動駆動系による2段サーボ方式のトラッキング制御を行い、再生時はスイッチをオフにして微動駆動系のみによるトラッキング制御を行う。

【0006】従来、圧電素子（ピエゾ素子）等の微小変位発生素子を組み込んだ2段アクチュエータ駆動装置で用いられる位置決め制御装置は、例えば特開平2-263369号公報に示されるように、微動アクチュエータと粗動アクチュエータとにより高周波成分も含めたオフトラック補正を行ない高精度な位置決めを行なうことを目的として用いられている。

【0007】また、光ディスク装置のトラッキング制御系などに使用される2段アクチュエータ制御装置は、たとえば特開平5-11854号公報に示されるように、位置誤差信号をフィードバックして粗動アクチュエータを主に低周波成分で駆動し、可動範囲の小さい微動アクチュエータを高周波成分で駆動することによりヘッド位置決めを行なっている。

【0008】図9は従来のヘッド位置決め2段アクチュエータ制御装置の一例を示すブロック構成図である。従来のヘッド位置決め2段アクチュエータ制御装置は、従来の2段アクチュエータ制御部1bと、各前置アナログ回路部8、9と、2段アクチュエータ機構部2とから構成されている。従来の2段アクチュエータ制御部1bは、粗動アクチュエータ制御部43と微動アクチュエータ制御部44とからなる2段サーボ制御部27で構成されている。2段アクチュエータ機構部2は、粗動アクチ

ュエータ機構部3と、微動アクチュエータ機構部4と、第1の加算部5と、第2の加算部6と、ランナウトモデル発生部7とから構成されている。

【0009】粗動アクチュエータ機構部3は、データのリードまたはライトを行なうヘッド（図示せず）を任意のトラック間で移動させるための粗動アクチュエータを備えている。この粗動アクチュエータとしては、VCM（Voice Coil Motor）やステッピングモータやリニアモータ等が用いられている。微動アクチュエータ機構部4は、ヘッド（図示せず）を微小移動させるための微小アクチュエータを備えている。この微小アクチュエータとしては、ピエゾ素子やVCMや板バネ等が用いられている。この微動アクチュエータ機構部4は、可動範囲が小さいが高周波信号で駆動可能である。

【0010】ランナウトモデル発生部7は、スピンドルの回転や装置振動などに起因する位置決め精度を悪化させる要因をモデル化した信号を位置外乱信号（ランナウト信号）21として発生するものである。

【0011】符号16は微動アクチュエータから粗動アクチュエータへの作用力を、符号17は粗動アクチュエータから微動アクチュエータへの作用力を示している。符号18は粗動アクチュエータの変位置量信号、符号19は微動アクチュエータの変位置量信号である。符号20はヘッド位置信号、符号21は位置外乱信号、符号22はヘッド位置誤差信号である。

【0012】第1の加算部5は、粗動アクチュエータ機構部3と微動アクチュエータ機構部4とが駆動された結果、ヘッドが位置する場所を表す出力部であり、制御系ブロック図上では粗動アクチュエータ位置18と微動アクチュエータ位置19との加算点である。第2の加算部6は、ディスク上に書き込まれたサーボ情報をヘッドが読み込んでヘッド位置誤差として出力する出力部であり、制御系ブロック図ではヘッド位置信号20と位置外乱信号（ランナウト信号）21の加算を行なう加算点である。

【0013】一方の前置アナログ回路部8は、粗動アクチュエータ機構部3の共振周波数のゲインを下げるノッチフィルタ（NTF）や粗動アクチュエータ機構部3への入力信号を増幅するアンプ（AMP）等を備えて構成されている。他方の前置アナログ回路部9は、微動アクチュエータ機構部4の共振周波数のゲインを下げるノッチフィルタ（NTF）や微動アクチュエータ機構部4への入力信号を増幅するアンプ（AMP）等を備えて構成されている。

【0014】2段サーボ制御部27は、粗動アクチュエータ制御部43と微動アクチュエータ制御部44とからなる。粗動アクチュエータ制御部43は所定のサンプリング時間で動作するデジタルコントローラである。微動アクチュエータ制御部44は粗動アクチュエータ43と同一あるいは異なるサンプリング時間で動作するディジ

タルコントローラである。

【0015】次に動作を説明する。粗動アクチュエータ機構部3は、粗動アクチュエータ駆動信号14に従いヘッドを移動させる。微動アクチュエータ機構部4は、微動アクチュエータ駆動信号15に従い粗動アクチュエータ機構部3に比べて小さい範囲でヘッドを移動させる。第1の加算部5は、粗動アクチュエータ機構部3と微動アクチュエータ機構部4とが駆動された結果としてヘッドが位置する場所を表すヘッド位置信号20を生成する。第2の加算部6は、ヘッド位置信号20と位置外乱信号（ランナウト信号）21との加算信号でありヘッドが実際に読み取ったサーボ位置であるヘッド位置誤差信号22を生成する。

【0016】粗動アクチュエータ制御部43は、ヘッド位置誤差信号22を入力とし粗動アクチュエータ機構部3の駆動信号（粗動アクチュエータ制御信号）33を生成する。微動アクチュエータ制御部44は、ヘッド位置誤差信号22を入力とし微動アクチュエータ機構部3の駆動信号（微動アクチュエータ制御信号）34を生成する。第1の前置アナログ回路部8は、粗動アクチュエータ制御信号33から粗動アクチュエータ駆動信号14を生成する。前置アナログ回路部9は微動アクチュエータ制御信号34から粗動アクチュエータ駆動信号14を生成する。2段サーボ制御部27は、粗動アクチュエータ制御部43と微動アクチュエータ制御部44とから構成され、2段アクチュエータによるヘッド位置決め制御系を安定化する。

【0017】

【発明が解決しようとする課題】従来のヘッド位置決め2段アクチュエータ制御装置は、次に示す第1～第3の問題点を有する。第1の問題点は、制御器設計モデルで用いた微動アクチュエータ入出力特性の理論値で制御を行なう場合と比べて位置決め精度が悪化することである。その理由は、ヒステリシス特性や装置量産時のばらつきや使用環境や経年変化などによって微動アクチュエータ機構部の入出力特性が変化するためである。

【0018】第2の問題点は、微動アクチュエータ機構部の入出力特性のみを装置組立て後に測定することが難しいことである。その理由は、2段アクチュエータ機構を用いてヘッド位置決めを行なう2段サーボ制御系は2入力1出力の制御対象であるため、複数の入力信号が加わる状況で観測された信号が粗動アクチュエータ機構部と微動アクチュエータ機構部とによりどれくらいの影響が与えられたのか計算するために複雑な手段が必要となるためである。

【0019】第3の問題点は、2段アクチュエータ機構の場合、消費電力が1段アクチュエータ機構の場合と比べて大きくなることである。その理由は、微動位置決めのためのアクチュエータが付加されているためである。

【0020】

【発明の目的】この発明の目的は、2段アクチュエータの位置決め精度を向上させるために、微動アクチュエータのゲインやヒステリシス特性などの入出力特性を簡単に同定することが可能な2段アクチュエータ制御装置を提供することにある。さらに、この発明の他の目的は、データのリード動作またはライト動作時以外の消費電力を低減させることが可能な2段アクチュエータ制御装置を提供することにある。

【0021】

【課題を解決するための手段】前記目的を達成するために請求項1に係る2段アクチュエータ制御装置は、データのリード動作時またはライト動作時に2段アクチュエータ機構部に加える制御信号とは異なる信号を生成する手段を備えてなる。

【0022】請求項1に係る2段アクチュエータ制御装置は、データのリード動作時またはライト動作時に加える制御信号とは異なる信号を生成することにより、微動アクチュエータの入出力特性を推定することができ、さらに、推定したパラメータに応じて微動アクチュエータ制御信号を補正することでヘッド位置決め精度を改善することができる。

【0023】請求項2に係る2段アクチュエータ制御装置は、請求項1に係る2段アクチュエータ制御装置において、2段アクチュエータ制御部に微動アクチュエータ入出力特性推定部を備えてなる。

【0024】請求項2に係る2段アクチュエータ制御装置は、2段アクチュエータ制御部が微動アクチュエータ入出力特性推定部を備え、推定した微動アクチュエータ入出力特性に応じて微動アクチュエータ駆動信号を変化させることによって、装置量産や経年変化に伴う微動アクチュエータ入出力特性ばらつきに応じて微動アクチュエータ制御信号を補正することができる。

【0025】請求項3に係る2段アクチュエータ制御装置は、請求項1に係る2段アクチュエータ制御装置において、2段アクチュエータ制御部が、2段アクチュエータ機構部をあたかも粗動アクチュエータ機構部のみで構成される1段アクチュエータかのように制御する粗動1段サーボ制御部と、微動アクチュエータをヘッド位置誤差とは独立に駆動する微動アクチュエータ駆動信号発生部と、微動アクチュエータ制御信号とヘッド位置誤差とから微動アクチュエータ入出力特性を推定する微動アクチュエータ入出力特性推定部と、推定した微動アクチュエータの入出力特性に応じてゲインを変化する可変ゲイン部とを備えてなる。

【0026】請求項3に係る2段アクチュエータ制御装置は、2段アクチュエータ制御部が、2段アクチュエータ部をあたかも粗動アクチュエータ機構部のみで構成される1段アクチュエータかのように制御し、微動アクチュエータをヘッド位置誤差とは独立に駆動し、微動アクチュエータ制御信号とヘッド位置誤差信号とから微動ア

クチュエータ入出力特性を計算することにより、微動アクチュエータ機構部の動作のみを分離して微動アクチュエータ入出力特性を推定することができる。

【0027】請求項4に係る2段アクチュエータ制御装置は、請求項3に係る2段アクチュエータ制御装置において、微動アクチュエータ入出力推定部が、粗動1段サーボ系のエラー圧縮率ゲインを用いてヘッド位置誤差信号から推定された微動アクチュエータ変位量と微動アクチュエータ駆動信号とから微動アクチュエータ入出力特性を推定する構成としてなる。

【0028】請求項4に係る2段アクチュエータ制御装置は、粗動1段サーボ系のエラー圧縮率ゲインを用いてヘッド位置誤差から微動アクチュエータ変位量を推定し、微動アクチュエータ駆動信号と推定した微動アクチ

ュエータ変位量とから微動アクチュエータ入出力特性を推定することにより、微動アクチュエータ変位量を推定した上で微動アクチュエータ制御信号に加えた入力に基づいて微動アクチュエータ入出力特性を推定することができる。

【0029】請求項5に係る2段アクチュエータ制御装置は、請求項3に係る2段アクチュエータ制御装置において、微動アクチュエータ入出力推定部が、次に示す式1により微動アクチュエータ駆動信号を生成し、次に示す式2により微動アクチュエータゲインを推定する構成としてなる。

【0030】

【数3】

$$u_PZT(t) = k0 \cdot \sin(2\pi f0 \cdot t) \dots (式1)$$

ただし、 $u_PZT(t)$ は微動アクチュエータゲイン推定用加振信号

$f0$ は正弦波の周波数でサンプリング時間の整数倍である

$$f0 = n / T$$

n は任意の整数

T はサンプリング時間

$k0$ は正弦波振幅

$$K_{pzt} =$$

$$\sqrt{\frac{\sum (PES(k \cdot T) / g0 \cdot \cos(2\pi f0 \cdot k \cdot T))^2 + \sum (PES(k \cdot T) / g0 \cdot \sin(2\pi f0 \cdot k \cdot T))^2}{\sum (V(k \cdot T) \cdot \cos(2\pi f0 \cdot k \cdot T))^2 + \sum (V(k \cdot T) \cdot \sin(2\pi f0 \cdot k \cdot T))^2}} \dots (式2)$$

ただし、 k はピエゾゲイン推定開始からのサンプリング数

($k=1,2,\dots,m$ m はピエゾゲイン推定終了時刻)

$k \cdot T$ はピエゾゲイン推定開始から k サンプリング後の時刻

$PES(k \cdot T)$ はヘッド位置誤差信号

$V(k \cdot T)$ は微動アクチュエータ制御信号

$g0$ は周波数 $f0$ での粗動1段サーボ系のエラー圧縮率ゲイン

【0031】請求項5に係る2段アクチュエータ制御装置は、式1により微動アクチュエータ駆動信号を生成し、式2により微動アクチュエータゲインを推定することにより、ヘッド位置決めとは独立に加えられた特定周波数の正弦波による微動アクチュエータ駆動信号から微動アクチュエータゲインを推定することができる。

【0032】請求項6に係る2段アクチュエータ制御装

置は、請求項3に係る2段アクチュエータ制御装置において、微動アクチュエータ入出力推定部が、次に示す式1により微動アクチュエータ駆動信号を生成し、次に示す式3および式4によって微動アクチュエータのヒステリシス特性を推定する構成としてなる。

【0033】

【数4】

$$u_PZT(t) = k0 \cdot \sin(2\pi f0 \cdot t) \quad \dots (式1)$$

ただし、 $u_PZT(t)$ は微動アクチュエータゲイン推定用加振信号

$f0$ は正弦波の周波数でサンプリング時間の整数倍である

$$f0 = n / T$$

n は任意の整数

T はサンプリング時間

$k0$ は正弦波振幅

$$PZT_HYS(i) = \sum_j PES(i \cdot j \cdot T) / g0 / p \quad \dots (式3)$$

$$V_HYS(i) = \sum_j V(i \cdot j \cdot T) / p \quad \dots (式4)$$

ただし、 $PZT_HYS(i)$ は i 番目のヘッド位置誤差の p 周分の平均値

$V_HYS(i)$ は i 番目の微動アクチュエータ入力信号の p 周分の平均値

$i=1 \sim n$, n は周波数 $f0$ を決めたときに用いた値

$j=1 \sim p$, p は周波数 $f0$ の正弦波 p 周分

【0034】請求項6に係る2段アクチュエータ制御装置は、式1により微動アクチュエータ駆動信号を生成し、式3および式4によって微動アクチュエータのヒステリシス特性を推定することにより、微動アクチュエータ機構部のヒステリシス特性を推定することができる。

【0035】請求項7に係る2段アクチュエータ制御装置は、請求項1に係る2段アクチュエータ制御装置において、2段アクチュエータ制御部が、データのリードまたはライトを行なわない場合、ならびに、上位系からの命令があった場合に、2段アクチュエータ機構部を省電力動作させる構成としてなる。

【0036】請求項7に係る2段アクチュエータ制御装置は、データのリード動作またはライト動作を行なわない場合、ならびに、上位系からの命令があった場合に、2段アクチュエータ部を省電力動作させることにより、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0037】請求項8に係る2段アクチュエータ制御装置は、請求項7に係る2段アクチュエータ制御装置において、2段アクチュエータ制御部が、データのリード動作やライト動作を可能にする2段サーボ制御部と、2段アクチュエータ機構部をあたかも粗動アクチュエータからなる1段アクチュエータかのように制御する粗動1段サーボ制御部と、2段サーボ制御部と1段サーボ制御部とを切り替える1段/2段サーボ切替器と、1段/2段サーボ切替信号によって粗動アクチュエータ制御信号や微動アクチュエータ信号やヘッド位置誤差信号を切り替える切替部と、ヘッド位置誤差とは独立に省電力動作時の微動アクチュエータ制御信号を生成する省電力駆動信号発生部と、微動アクチュエータ入出力特性に応じてゲインを可変する可変ゲイン部と、微動アクチュエータ入出力特性推定結果を保持した微動アクチュエータ入出力特性推定部とを具備して構成される。

【0038】請求項8に係る2段アクチュエータ制御装

置は、2段アクチュエータ制御部データのリード動作やライト動作を可能にする2段サーボ制御部と、2段アクチュエータ機構部をあたかも粗動アクチュエータからなる1段アクチュエータかのように制御する粗動1段サーボ制御部とを切替えることにより、省電力動作時には、2段アクチュエータ部は粗動アクチュエータ機構部のみによりヘッド位置決めを行い、ヘッド位置誤差信号とは独立に生成される省電力駆動信号により微動アクチュエータを駆動することにより、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0039】請求項9に係る2段アクチュエータ制御装置は、請求項8に係る2段アクチュエータ制御装置において、微動アクチュエータ省電力駆動動作信号発生部が、データのリードまたはライトを行なわない場合、ならびに、上位系からの命令があった場合に、0を出力し省電力動作する構成としてなる。

【0040】請求項9に係る2段アクチュエータ制御装置は、データのリード動作またはライト動作を行なわない場合、ならびに、上位系からの命令があった場合に、微動アクチュエータ省電力駆動動作信号発生部が0を出力することにより、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0041】

【発明の実施の形態】以下、この発明の実施の形態を添付図面に基いて説明する。

【0042】図1はこの発明に係る2段アクチュエータ制御装置の第1実施形態を示すブロック構成図である。図1は微動アクチュエータ入出力特性推定時の2段アクチュエータ制御装置の概略ブロック構成を示している。図1に示す2段アクチュエータ制御装置は、2段アクチュエータ制御部1と、2段アクチュエータ機構部2と、粗動アクチュエータ用の前置アナログ回路部8と、微小アクチュエータ用の前置アナログ回路部9とからなる。

【0043】2段アクチュエータ機構部2は、図示しな

いヘッドをトラックに追従させる粗動アクチュエータ機構部3と、図示しないヘッドを微小移動させる微動アクチュエータ機構部4と、図示しないディスクの振動等によってディスク面上に書き込まれたサーボ位置がずれる要因をモデル化した位置外乱信号(ランナウト信号)21を発生させるランナウト発生部7と、第1の加算部5と、第2の加算部6とから構成している。

【0044】粗動アクチュエータ機構部3は、VCM(Voice Coil Motor)やステッピングモータなどを用いて構成している。微動アクチュエータ機構部4は、 piezo素子やVCMなどを用いて構成している。ランナウト発生部7は、スピンドルモータの回転に起因して生じる媒体振動やサスペンション振動などを外乱発生要因としてモデル化した位置外乱信号(ランナウト信号)21を発生させるためのものである。このランナウト発生部7は、ディスクの回転数に同期する周期的関数と機構部の振動や観測ノイズを表す白色雑音関数とに基づいて位置外乱信号(ランナウト信号)21を発生させる。

【0045】ここで、粗動アクチュエータ機構部3は、粗動アクチュエータ駆動信号14により発生した力と微動アクチュエータからの作用力16とによって駆動され粗動アクチュエータ変位量18を出力する。微動アクチュエータ機構部4は、微動アクチュエータ駆動信号15により発生した力と粗動アクチュエータからの作用力17とによって駆動され微動アクチュエータ変位量19を出力する。加算部5は粗動アクチュエータ変位量18と微動アクチュエータ変位量19とより決まるヘッド位置20を出力する。ランナウト発生部7は、粗動アクチュエータ駆動信号14と微動アクチュエータ駆動信号15とをそれぞれ0として入力したときにヘッドが観測するサーボ情報のずれ量である位置外乱信号(ランナウト信号)21を生成する。加算部6は、ヘッド位置20と位置外乱信号21とより決まるヘッド位置誤差信号22を出力する。

【0046】2段アクチュエータ制御部1は、粗動アクチュエータ機構部3のみを駆動してヘッドを位置決めをする粗動1段サーボ制御部10と、微動アクチュエータ機構部4の入出力特性に応じてゲインを変化することのできる可変ゲイン部11と、微動アクチュエータ機構部4をヘッド位置誤差信号22からのフィードバックを行わずこれとは独立に微動アクチュエータゲイン推定用加振信号25を生成する微動アクチュエータ駆動信号発生部12と、微動アクチュエータ制御信号24とヘッド位置誤差信号22とに基づいて微動アクチュエータ入出力特性を推定する微動アクチュエータ入出力特性推定部13とからなる。

【0047】粗動1段サーボ制御部10は、リードラグフィルタやPID制御器や外乱オブザーバや状態オブザーバなどのデジタルコントローラにより構成してい

る。微動アクチュエータ駆動信号発生部12は、周期関数や三角波や矩形波やランダム信号などの時間関数を備え、これらの時間関数の組み合わせによって微動アクチュエータ駆動入力(微動アクチュエータゲイン推定用加振信号25)を生成する構成としている。微動アクチュエータゲイン推定部13は、粗動1段サーボ系における特定周波数のエラー圧縮率(感度関数)ゲインを観測する手段と、ヘッド位置誤差信号22を平均化する手段と、微動アクチュエータゲインを推定する手段と、ヒステリシス特性を推定する手段とにより構成している。

【0048】ここで、粗動1段サーボ制御部10は、ヘッド位置誤差信号22に基づいて粗動アクチュエータ機構部3を駆動しヘッドを目標位置に位置決めする粗動アクチュエータ制御信号23を生成する。

【0049】可変ゲイン部11は、微動アクチュエータ入出力特性推定用加振信号25から微動アクチュエータ制御信号24を生成する。

【0050】微動アクチュエータ駆動信号発生部12は、粗動アクチュエータ機構部3のみで位置決めをしている状態で上位系(図示せず)からの命令に応じて微動アクチュエータ機構部4を駆動しヘッド位置をずらす微動アクチュエータ入出力特性推定用加振信号25を生成する。

【0051】微動アクチュエータ入出力特性推定部13は、加えられた微動アクチュエータ制御信号24とヘッド位置誤差信号22とから微動アクチュエータの入出力特性を推定し、可変ゲイン部11のゲインを再設定するための微動アクチュエータゲイン設定信号26を生成して出力する。

【0052】粗動アクチュエータ用の前置アナログ回路8は、粗動アクチュエータ機構部3の共振周波数のゲインを下げるノッチフィルタ(NTF)や入力信号を増幅するアンプ(AMP)などから構成している。ここで、前置アナログ回路部8は、粗動アクチュエータ制御信号23を入力して粗動アクチュエータ駆動信号14を出力する。

【0053】微動アクチュエータ用の前置アナログ回路9は、微動アクチュエータ機構部4の共振周波数のゲインを下げるノッチフィルタ(NTF)や入力信号を増幅するアンプ(AMP)などから構成している。ここで、前置アナログ回路部9は、微動アクチュエータ制御信号24を入力して微動アクチュエータ駆動信号15を出力する。

【0054】次に、図1に示した第1実施形態の動作を説明する。通常、2段アクチュエータによるヘッド位置決め動作時には、図9に示したブロック構成によりヘッド位置決めが行なわれる。この発明に係る2段アクチュエータ制御装置では、上位系によって微動アクチュエータ入出力特性推定コマンドが発行されると、データのリードまたはライト動作を行わずに、2段アクチュエー

タ制御装置は図1に示した構成に切り替わり微動アクチュエータ入出力特性推定を行なう。

【0055】図2は第1実施形態における微動アクチュエータ入出力特性推定時の動作を示すフローチャートである。まず、粗動1段サーボ系に特定周波数の正弦波を入力するなどしてエラー圧縮率ゲインを推定する(ステップS1)。粗動1段サーボ系のエラー圧縮率ゲイン計測後、微動アクチュエータ加振信号を入力する(ステップS2)。粗動1段サーボ系の特定周波数のエラー圧縮率ゲインと各サンプリング時間毎に観測した微動アクチュエータ加振信号やヘッド位置誤差信号とを基に、微動アクチュエータ入出力特性の推定計算を行なう(ステップS3)。

【0056】次に、図3に示す2段アクチュエータ機構部の構造を示す説明図を参照して、2段アクチュエータ機構部2の動作を説明する。粗動アクチュエータ53は、VCM(図示せず)に流れる電流に応じて、粗動アクチュエータ53を粗動アクチュエータ可動方向55に駆動する。微動アクチュエータ54は、 piezo素子(図示せず)に印加した電圧に応じて、微動アクチュエータ54を微動アクチュエータ可動方向56に駆動する。ヘッド57は、粗動アクチュエータ53と微動アクチュエータ54とにより位置決めされる。ディスク58は、スピンドルモータ(図示せず)によって回転される。目標シリンダ59は、回転するディスクの偏芯や振動によって変動する。ヘッド位置誤差信号22は、2段アクチュエータによって位置決めされたヘッド57と変動する目標シリンダ59との差として出力される。

【0057】図1に示した粗動アクチュエータ機構部3

は図3の粗動アクチュエータ53に対応し、図1に示した微動アクチュエータ機構部4は図3の微動アクチュエータ54に対応する。また、図1に示したランナウト発生部7は、スピンドル回転同期成分や媒体振動によるディスク58の振動やキャリッジ振動やヘッドの観測ノイズなどの位置決め精度を悪化させる要因をモデル化した位置外乱信号(ランアウト信号)21を発生するものである。

【0058】図1に示した粗動アクチュエータ用の前置アナログ回路部8は、粗動アクチュエータ53の低域から2次分の主共振を抑制するためのノッチフィルタ(NTF)と、D/A変換されたVCM制御信号を増幅するアンプ(AMP)とから構成する。微動アクチュエータ用の前置アナログ回路部9は、微動アクチュエータ54の低域から2次分の主共振を抑制するための(NTF)ノッチフィルタと、D/A変換された piezo制御信号を増幅するアンプ(AMP)とから構成する。

【0059】粗動1段サーボ制御部(粗動1段サーボ系)10は、例えば、オープンループのゼロクロス周波数が500HzになるようなPID制御器と、2次の状態オブザーバとから構成する。可変ゲイン部11は、微動アクチュエータ入出力特性の設計値(理論値)を初期値として持つ。

【0060】微動アクチュエータ駆動信号発生部12は、次に示す式1によって表わされる周期的関数に基づいて、微動アクチュエータゲイン推定用加振信号25を発生する。

【0061】

【数5】

$$u_PZT(t) = k0 \cdot \sin(2\pi f0 \cdot t) \quad \dots (式1)$$

ただし、 $u_PZT(t)$ は微動アクチュエータゲイン推定用加振信号
 $f0$ は正弦波の周波数でサンプリング時間の整数倍である

$$f0 = n / T$$

n は任意の整数

T はサンプリング時間

$k0$ は正弦波振幅

【0062】微動アクチュエータ入出力特性推定部13は、微動アクチュエータゲイン推定時には、次に示す式2に基づいて微動アクチュエータゲイン $K_{pz\ t}$ を演算

する。

【0063】

【数6】

$$K_{pz\ t} =$$

$$\sqrt{\frac{\sum (PES(k \cdot T) / g0 \cdot \cos(2\pi f0 \cdot k \cdot T))^2 + \sum (PES(k \cdot T) / g0 \cdot \sin(2\pi f0 \cdot k \cdot T))^2}{\sum (V(k \cdot T) \cdot \cos(2\pi f0 \cdot k \cdot T))^2 + \sum (V(k \cdot T) \cdot \sin(2\pi f0 \cdot k \cdot T))^2}}$$

... (式2)

ただし、 k は piezoゲイン推定開始からのサンプリング数

($k=1,2,\dots,m$ m は piezoゲイン推定終了時刻)

$k \cdot T$ は piezoゲイン推定開始から k サンプリング後の時刻

$PES(k \cdot T)$ はヘッド位置誤差信号

$V(k \cdot T)$ は微動アクチュエータ制御信号

$g0$ は周波数 $f0$ での粗動1段サーボ系のエラー圧縮率ゲイン

【0064】図1で構成される制御系において、微動アクチュエータ機構部4の動作を粗動1段サーボ系からみた場合、微動アクチュエータ変位量19は粗動アクチュエータ変位量18に対する位置外乱信号21と同様に制御系に対する外乱信号として影響する。微動アクチュエータ駆動信号発生部12が周波数 f_0 の微動アクチュエータゲイン推定用加振信号25を出力したとき、粗動1段サーボ制御部10は周波数 f_0 で変化する微動アクチュエータ変位量19を外乱信号とみなして周波数 f_0 でのエラー圧縮率ゲイン g_0 で圧縮している。それ故、微動アクチュエータ変位量19はヘッド位置誤差信号22に粗動1段サーボ系のエラー圧縮率ゲイン g_0 の逆数を

$$PZT_HYS(i) = \sum_j PES(i \cdot j \cdot T) / g_0 / p \quad \dots (式3)$$

$$V_HYS(i) = \sum_j V(i \cdot j \cdot T) / p \quad \dots (式4)$$

ただし、 $PZT_HYS(i)$ は i 番目のヘッド位置誤差の p 周分の平均値
 $V_HYS(i)$ は i 番目の微動アクチュエータ入力信号の p 周分の平均値
 $i=1 \sim n$, n は周波数 f_0 を決めたときに用いた値
 $j=1 \sim p$, p は周波数 f_0 の正弦波 p 周分

【0067】なお、微動アクチュエータゲイン推定用加振信号25として、式1で示した単一周波数の正弦波信号を用いる以外に、複数の周波数の正弦波を線形和した信号や矩形波信号やインパルス信号などを用いるようにしてもよい。また、微動アクチュエータゲイン推定時には、式2に基づいて特定周波数毎にゲインを計算するようにしてもよい。さらに、微動アクチュエータゲインを複数の周波数についてそれぞれ求め、複数の周波数毎に求めた微動アクチュエータゲインを平均化して微動アクチュエータゲインを求めるようにしてもよい。

【0068】図4は粗動1段サーボ系に切り替えた後、時刻0で微動アクチュエータゲイン推定用加振信号25を加えた場合の各信号の時間応答波形を示す信号波形図である。図4(a)は粗動アクチュエータ制御信号23の信号波形45を、図4(b)は微動アクチュエータ制御信号24の信号波形46を、図4(c)はヘッド位置

掛けることにより推定することができる(図2のステップS3)。その結果、前置アナログ回路部も含めた微動アクチュエータゲインは、推定した微動アクチュエータ変位量19と微動アクチュエータ駆動入力24とから式2を用いて推定することができる。

【0065】また、微動アクチュエータ入出力特性推定部13は、微動アクチュエータヒステリシス特性推定時には、次に示す式3ならびに式4に基づいて微動アクチュエータのヒステリシス特性を推定する。

【0066】

【数7】

信号20の信号波形47を示している。図4において、横軸は時刻を示し、縦軸は図4(a)ではVCM駆動電流を、図4(b)ではピエゾ素子入力電圧を、それぞれ示している。

【0069】時刻0で式1に基づいて出力される周期的信号が生成され、微動アクチュエータ機構部4を微動アクチュエータ制御信号波形46により駆動する。時刻0以降では、粗動アクチュエータ制御信号波形45とヘッド位置誤差信号波形47は微動アクチュエータ制御信号波形46に応じて変化する。

【0070】微動アクチュエータ入出力ゲインの真値が式5に示す値である場合、位置外乱信号21が加わる場合でも、図4の波形から、微動アクチュエータゲイン(K_{pzt})は式6に示す値として推定値が得られる。

【0071】

【数8】

$$K_{pzt} = 2.01 \times 10^{-2} \quad \dots (式5)$$

$$K_{pzt} =$$

$$\sqrt{\frac{\sum (PES(k \cdot T) / g_0 * \cos(2\pi f_0 \cdot k \cdot T))^2 + \sum (PES(k \cdot T) / g_0 * \sin(2\pi f_0 \cdot k \cdot T))^2}{\sum (V(k \cdot T) * \cos(2\pi f_0 \cdot k \cdot T))^2 + \sum (V(k \cdot T) * \sin(2\pi f_0 \cdot k \cdot T))^2}}$$

$$= 2.01 \times 10^{-2} \quad \dots (式6)$$

【0072】次に、ピエゾ素子にヒステリシスが存在する場合のピエゾ入力から微動アクチュエータ変位量までのヒステリシス特性推定の動作について説明する。サンプル時刻 i に応じた微動アクチュエータ変位量19を観測した図4のヘッド位置誤差信号47から前述の式3により推定する。

【0073】図5は微動アクチュエータのヒステリシス特性の推定結果を示すグラフである。図5において、横軸は微動アクチュエータ制御信号 $V_HYS(i)$ を示し、縦軸は微動アクチュエータ変位量 $PZT_HYS(i)$ を示している。ヒステリシス波形48は、微動アクチュエータ機構部4が持つヒステリシス特性である。

ヒステリシス推定波形49は、本発明の第1の実施形態により推定されたヒステリシス特性の推定値である。その結果、微動アクチュエータ機構部4のヒステリシス波形48はヒステリシス推定波形49として推定される。

【0074】次に、この発明に係る2段アクチュエータ制御装置の第2の実施形態を図6～図8を参照して説明する。

【0075】図6は通常動作と省電力動作とを切り替える機能を備えた2段アクチュエータ制御装置のブロック構成図である。図6に示す2段アクチュエータ制御装置は、2段アクチュエータ制御装置1aと、2段アクチュエータ機構部2と、各前置アナログ回路部8、9とからなる。2段アクチュエータ機構部2ならびに各前置アナログ回路部8、9の構成は、図1に示したものと同一である。

【0076】2段アクチュエータ制御装置1aは、制御部の切替を行なう1段/2段サーボ切替部28と、粗動アクチュエータ機構部3と微動アクチュエータ機構部4とを同時に制御する2段サーボ制御部27と、粗動アクチュエータ機構部3のみによりヘッド位置決めを行なう粗動1段サーボ制御部10aと、データのリードあるいはライト状態で微動アクチュエータ機構部4に加わる信号とは異なる信号を生成する信号発生部29と、粗動アクチュエータ機構部3の制御信号を切り替える切替部30と、微動アクチュエータ機構部4の制御信号を切り替える切替部31と、制御部への入力を切り替える切替部32と、微動アクチュエータ入出力特性推定時の結果が保存されている微動アクチュエータ入出力特性推定部13aと、微動アクチュエータ入出力特性に応じてゲインを可変することができる可変ゲイン部11とからなる。

【0077】粗動1段サーボ制御部10aは、粗動アクチュエータ機構部3の特性に応じて設計したデジタル制御器で構成される。信号発生部29は、上位系（図示せず）からの命令に応じて微動アクチュエータ機構部4を省電力駆動させる時間関数の組み合わせで構成される。

【0078】ここで、1段/2段サーボ切替部28は、データのリード動作あるいはライト動作を行なっているかどうかを判断して、あるいは、上位系からの省電力動作の要求に応じて、切替部30及至32に対し1段サーボか2段サーボかの切替信号40及至42を生成する。信号発生部29は省電力駆動信号35を生成する。

【0079】粗動アクチュエータ信号切替部30は、粗動アクチュエータ切替信号41に応じて粗動1段サーボ時の粗動アクチュエータ制御信号23と2段サーボ時の粗動アクチュエータ制御信号36を生成する。微動アクチュエータ信号切替部31は、微動アクチュエータ切替信号40に応じて省電力駆動信号35と2段サーボ時の微動アクチュエータ制御信号33とを切り替えて微動アクチュ

エータ制御信号37を生成する。サーボ制御部入力切替部32は、サーボ制御部入力切替信号42に応じてヘッド位置誤差信号22か0かのいずれかを2段サーボ制御部入力信号38か省電力動作時の1段サーボ制御部入力信号39かのいずれかとして生成する。

【0080】粗動アクチュエータ機構部3と微動アクチュエータ機構部4と前置アナログ回路8と前置アナログ回路9と粗動1段サーボ制御部10aとは、この発明の第1実施形態と同様の構成とする。微動アクチュエータ入出力特性推定部13aとゲイン11aとは、この発明の第1実施形態で得られた結果を用いる。2段サーボ制御部27は、例えば、2段アクチュエータ動作時のオープンループ制御系のゼロクロス周波数が2kHzになるように、2次のデジタル制御器からなる微動アクチュエータ制御部44と積分動作を含む2次のデジタル制御器からなる粗動アクチュエータ制御部43とより構成される。信号発生部29は省電力駆動信号として0を生成する。

【0081】次に、本発明の第2実施形態の動作について説明する。通常、2段アクチュエータによるヘッド位置決め動作時には、図9の構成により粗動アクチュエータと微動アクチュエータの両方を駆動してヘッド位置決めが行われる。

【0082】図7は通常動作と省電力動作とを切り替える機能を備えた2段アクチュエータ制御装置の動作を示すフローチャートである。サンプリング時間毎に制御出力を行なうデジタル制御において、ヘッド位置誤差情報を獲得した後、データのリードあるいはライト動作時かどうか、あるいは、上位系の命令で省電力動作を行なう必要があるかどうかの確認をする（ステップS11）。省電力動作を行なわない場合には2段サーボ制御系が選択され、2段サーボ制御器による制御信号生成動作が行われる（ステップS12）。一方、省電力動作を行なう場合には粗動1段サーボ制御器が選択される（ステップS13）。その後、粗動1段サーボ制御器により生成した粗動アクチュエータ制御信号と省電力駆動信号とからなる2段アクチュエータ制御信号を生成する（ステップS14）。

【0083】図8は省電力動作切替を行なう2段アクチュエータ制御装置の各信号の時間応答波形である。ヘッド位置誤差信号波形50、粗動アクチュエータ駆動信号波形51、微動アクチュエータ駆動信号波形52は、それぞれ省電力動作切替を行なった場合のヘッド位置誤差信号22、粗動アクチュエータ駆動信号14、微動アクチュエータ駆動信号波形15の時間応答波形である。

【0084】時刻0で1段/2段サーボ切替部28により省電力動作に切り替わる。時刻T0で1段/2段サーボ切替部28によりデータのリードモードに切り替わる。ヘッド位置誤差信号50は、2段サーボ制御時にはデータリードあるいはライト可能なオントラック領域内

に収まるのに対して、省電力モード時にはオントラック領域範囲を越えて位置決めを行なっている。粗動アクチュエータ駆動信号52は2段サーボ時（時刻0以前と時刻T0以降）と粗動1段サーボ時（時刻0から時刻T0）とで大きな変化はない。微動アクチュエータ駆動信号52は、時刻0以前あるいは時刻T0以降はヘッド位置誤差信号22に応じた粗動アクチュエータ駆動信号が生成され電力を消費するのにに対して、時刻0から時刻T0までは0が出力されており微動アクチュエータ機構部の消費電力は0となる。

【0085】

【発明の効果】以上説明したように請求項1に係る2段アクチュエータ制御装置は、データのリード動作時またはライト動作時に加える制御信号とは異なる信号を生成する構成としたので、微動アクチュエータの入出力特性を推定することができ、さらに、推定したパラメータに応じて微動アクチュエータ制御信号を補正することでヘッド位置決め精度を改善することができる。

【0086】請求項2に係る2段アクチュエータ制御装置は、2段アクチュエータ制御部が微動アクチュエータ入出力特性推定部を備え、推定した微動アクチュエータ入出力特性に応じて微動アクチュエータ駆動信号を変化させる構成としたので、装置量産や経年変化に伴う微動アクチュエータ入出力特性ばらつきに応じて微動アクチュエータ制御信号を補正することができる。

【0087】請求項3に係る2段アクチュエータ制御装置は、2段アクチュエータ制御部が、2段アクチュエータ部をあたかも粗動アクチュエータ機構部のみで構成される1段アクチュエータかのように制御し、微動アクチュエータをヘッド位置誤差とは独立に駆動し、微動アクチュエータ制御信号とヘッド位置誤差信号とから微動アクチュエータ入出力特性を計算する構成としたので、微動アクチュエータ機構部の動作のみを分離して微動アクチュエータ入出力特性を推定することができる。

【0088】請求項4に係る2段アクチュエータ制御装置は、粗動1段サーボ系のエラー圧縮率ゲインを用いてヘッド位置誤差から微動アクチュエータ変位量を推定し、微動アクチュエータ駆動信号と推定した微動アクチュエータ変位量とから微動アクチュエータ入出力特性を推定する構成としたので、微動アクチュエータ変位量を推定した上で微動アクチュエータ制御信号に加えた入力を基に微動アクチュエータ入出力特性を推定することができる。

【0089】請求項5に係る2段アクチュエータ制御装置は、前述した式1で表わされる関数に基づいて微動アクチュエータ駆動信号を生成し、前述した式2に基づいて微動アクチュエータゲインを推定する構成としたので、ヘッド位置決めとは独立に加えられた特定周波数の正弦波による微動アクチュエータ駆動信号から微動アクチュエータゲインを推定することができる。

【0090】請求項6に係る2段アクチュエータ制御装置は、前述した式1により微動アクチュエータ駆動信号を生成し、前述した式3および式4によって微動アクチュエータのヒステリシス特性を推定する構成としたので、微動アクチュエータ機構部のヒステリシス特性を推定することができる。

【0091】請求項7に係る2段アクチュエータ制御装置は、データのリード動作またはライト動作を行なわない場合、ならびに、上位系からの命令があった場合に、2段アクチュエータ部を省電力動作させる構成としたので、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0092】請求項8に係る2段アクチュエータ制御装置は、2段アクチュエータ制御部データのリード動作やライト動作を可能にする2段サーボ制御部と、2段アクチュエータ機構部をあたかも粗動アクチュエータからなる1段アクチュエータかのように制御する粗動1段サーボ制御部とを切替えることにより、省電力動作時には、2段アクチュエータ部は粗動アクチュエータ機構部のみによりヘッド位置決めを行い、ヘッド位置誤差信号とは独立に生成される省電力駆動信号により微動アクチュエータを駆動する構成としたので、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0093】請求項9に係る2段アクチュエータ制御装置は、データのリード動作またはライト動作を行なわない場合、ならびに、上位系からの命令があった場合に、微動アクチュエータ省電力駆動動作信号発生部が0を出力する構成としたので、2段アクチュエータ制御装置の消費電力を減らすことができる。

【0094】以上のようにこの発明に係る2段アクチュエータ制御装置は、次の3つの効果を奏する。第1の効果は、2段サーボ制御部によるヘッド位置決め精度が改善されることである。その理由は、微動アクチュエータゲインの理論値を基に設計した2段サーボ制御部の微動アクチュエータ駆動信号に装置ばらつきやヒステリシスなど微動アクチュエータ入出力特性に応じた補正を加えることによりヘッド位置誤差が小さくなるためである。

【0095】第2の効果は、微動アクチュエータ入出力特性を装置組立て後に簡単に推定することができることである。その理由は、粗動アクチュエータのみによるヘッド位置決めを行なった上でヘッド位置決めと独立に微動アクチュエータ駆動信号を生成することにより、微動アクチュエータ制御信号とヘッド位置誤差信号から推定した微動アクチュエータ変位量とから微動アクチュエータ入出力特性を推定するためである。

【0096】第3の効果は、2段アクチュエータ制御装置の消費電力を減らすことである。その理由は、データのリードあるいはライトを行なわない場合、あるいは、上位系からの命令がある場合、2段アクチュエータ機構部をあたかも1段アクチュエータ構造のようにヘッド位

置を制御することにより、微動アクチュエータ駆動信号として省電力駆動信号を用いてヘッド位置決めを行なうためである。

【図面の簡単な説明】

【図1】この発明に係る2段アクチュエータ制御装置の第1実施形態を示すブロック構成図である。

【図2】第1実施形態における微動アクチュエータ入出力特性推定時の動作を示すフローチャートである。

【図3】2段アクチュエータ機構部の構造を示す説明図である。

【図4】図4(a)は粗動アクチュエータ制御信号を示す信号波形図、図4(b)は微動アクチュエータ制御信号を示す信号波形図、図4(c)はヘッド位置誤差信号を示す信号波形図である。

【図5】微動アクチュエータのヒステリシス特性の推定結果を示すグラフである。

【図6】この発明に係る2段アクチュエータ制御装置の第2実施形態を示すブロック構成図である。

【図7】通常動作と省電力動作とを切り替える機能を備えた2段アクチュエータ制御装置の動作を示すフローチャートである。

【図8】省電力動作切替を行なう2段アクチュエータ制御装置における時間応答波形を示す信号波形図であり、図8(a)はヘッド位置誤差信号、図8(b)はVCM入力信号、図8(c)はピエゾ入力信号である。

【図9】従来のヘッド位置決め2段アクチュエータ制御装置の一例を示すブロック構成図である。

【符号の説明】

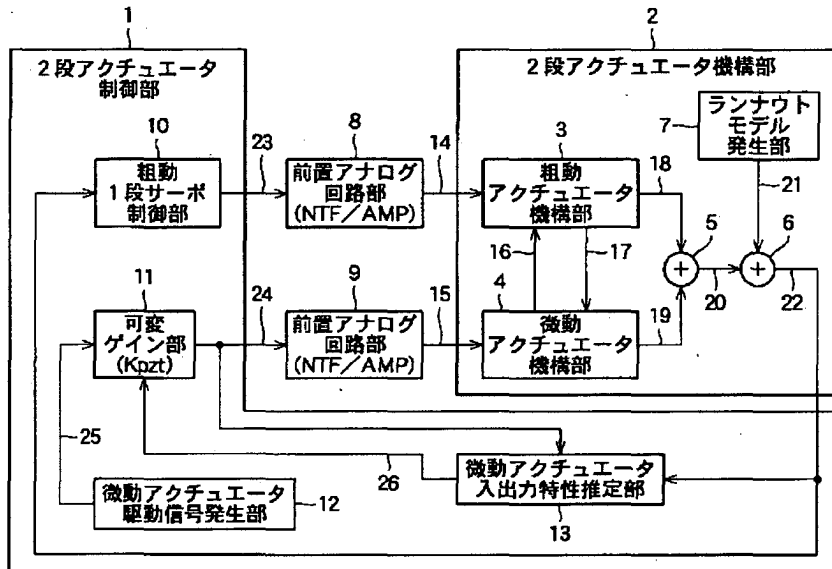
- 1 ピエゾアクチュエータ入出力ゲイン推定時の2段アクチュエータ制御部
- 1a 省電力動作時の2段アクチュエータ制御部
- 1b 従来の2段アクチュエータ制御部
- 2 2段アクチュエータ機構部
- 3 粗動アクチュエータ機構部
- 4 微動アクチュエータ機構部
- 5 粗動アクチュエータ位置と微動アクチュエータ位置との加算点
- 6 ヘッド位置信号とランナウト信号の加算点
- 7 ランナウトモデル発生部
- 8 粗動アクチュエータの共振を抑えるノッチフィルタや駆動アンプ、D/A変換器などの前置アナログ回路部
- 9 微動アクチュエータの共振を抑えるノッチフィルタや駆動アンプ、D/A変換器などの前置アナログ回路部
- 10 粗動アクチュエータのみを駆動してヘッド位置決めを行なう粗動1段サーボ制御部
- 10a 省電力動作時の粗動アクチュエータのみを駆動してヘッド位置決めを行なう粗動1段サーボ制御部
- 11 ピエゾアクチュエータ入出力ゲインの推定値に応じてゲインを変更可能な可変ゲイン部
- 12 微動アクチュエータ駆動信号発生部

- 13 微動アクチュエータゲイン推定部
- 14 粗動アクチュエータ駆動信号
- 15 微動アクチュエータ駆動信号
- 16 微動アクチュエータから粗動アクチュエータへの作用力
- 17 粗動アクチュエータから微動アクチュエータへの作用力
- 18 微動アクチュエータの変位置
- 19 粗動アクチュエータの変位置
- 20 ヘッド位置信号
- 21 位置外乱信号(ランナウト信号)
- 22 ヘッド位置誤差信号
- 23 粗動アクチュエータ制御信号
- 24 微動アクチュエータ制御信号
- 25 微動アクチュエータゲイン推定用加振信号
- 26 微動アクチュエータゲイン設定信号
- 27 2段サーボ制御部
- 28 サーボ方式切替部
- 29 微動アクチュエータ省電力駆動動作信号発生部
- 30 粗動アクチュエータ制御信号切替部
- 31 微動アクチュエータ制御信号切替部
- 32 サーボ制御部入力切替部
- 33 2段サーボ時の微動アクチュエータ制御信号
- 34 2段サーボ時の粗動アクチュエータ制御信号
- 35 省電力駆動信号
- 36 粗動アクチュエータ制御信号
- 37 微動アクチュエータ制御信号
- 38 2段サーボ制御部入力信号
- 39 省電力動作時の1段サーボ制御部入力信号
- 40 粗動アクチュエータ制御信号切替信号
- 41 微動アクチュエータ制御信号切替信号
- 42 サーボ制御部入力信号切替信号
- 43 2段サーボ時の粗動アクチュエータ制御部
- 44 2段サーボ時の微動アクチュエータ制御部
- 45 微動アクチュエータゲイン推定時の粗動アクチュエータへの入力信号
- 46 微動アクチュエータゲイン推定時の微動アクチュエータへの入力信号
- 47 微動アクチュエータゲイン推定時の位置誤差信号
- 48 本発明の第1実施形態で推定した微動アクチュエータのヒステリシス特性
- 49 本発明の第1実施形態のヒステリシスモデル特性
- 50 省電力動作時の位置誤差信号
- 51 省電力動作時のVCM入力信号
- 52 省電力動作時のピエゾ入力信号
- 53 粗動アクチュエータ
- 54 微動アクチュエータ
- 55 粗動アクチュエータ可動方向
- 56 微動アクチュエータ可動方向
- 57 ヘッド

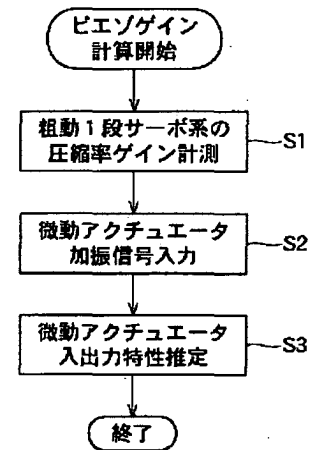
58 ディスク

59 目標シリンダ

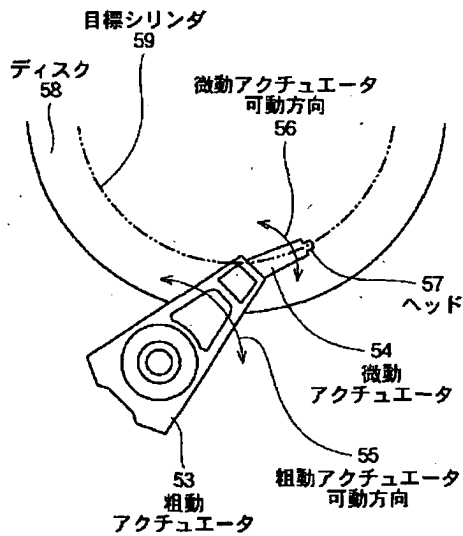
【図1】



【図2】

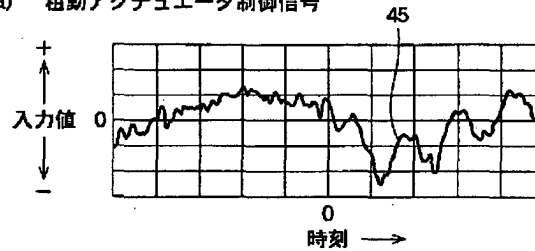


【図3】

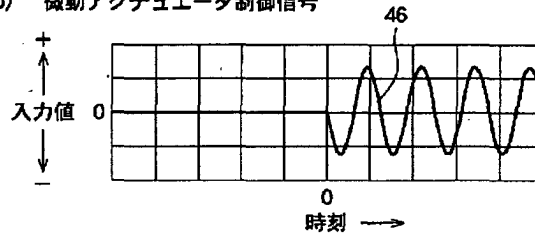


【図4】

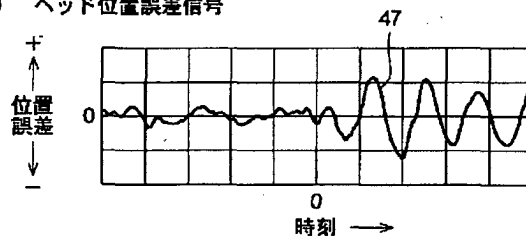
(a) 粗動アクチュエータ制御信号



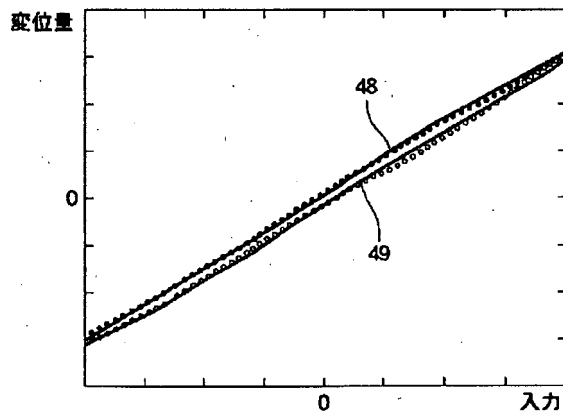
(b) 微動アクチュエータ制御信号



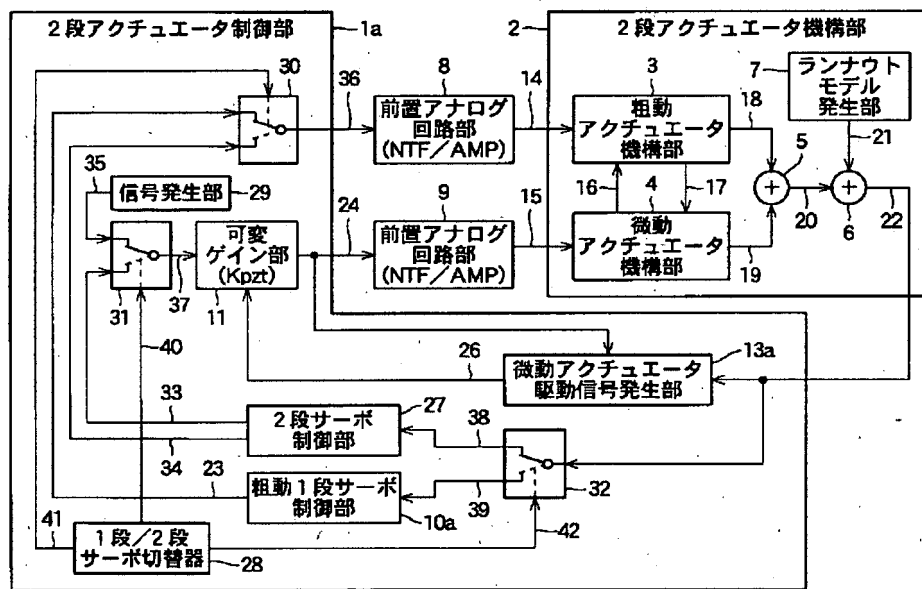
(c) ヘッド位置誤差信号



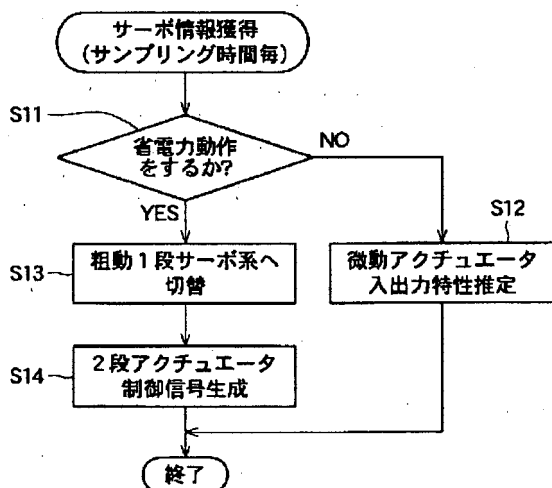
【図5】



【図6】



【図7】



(a) ヘッド位置誤差信号

